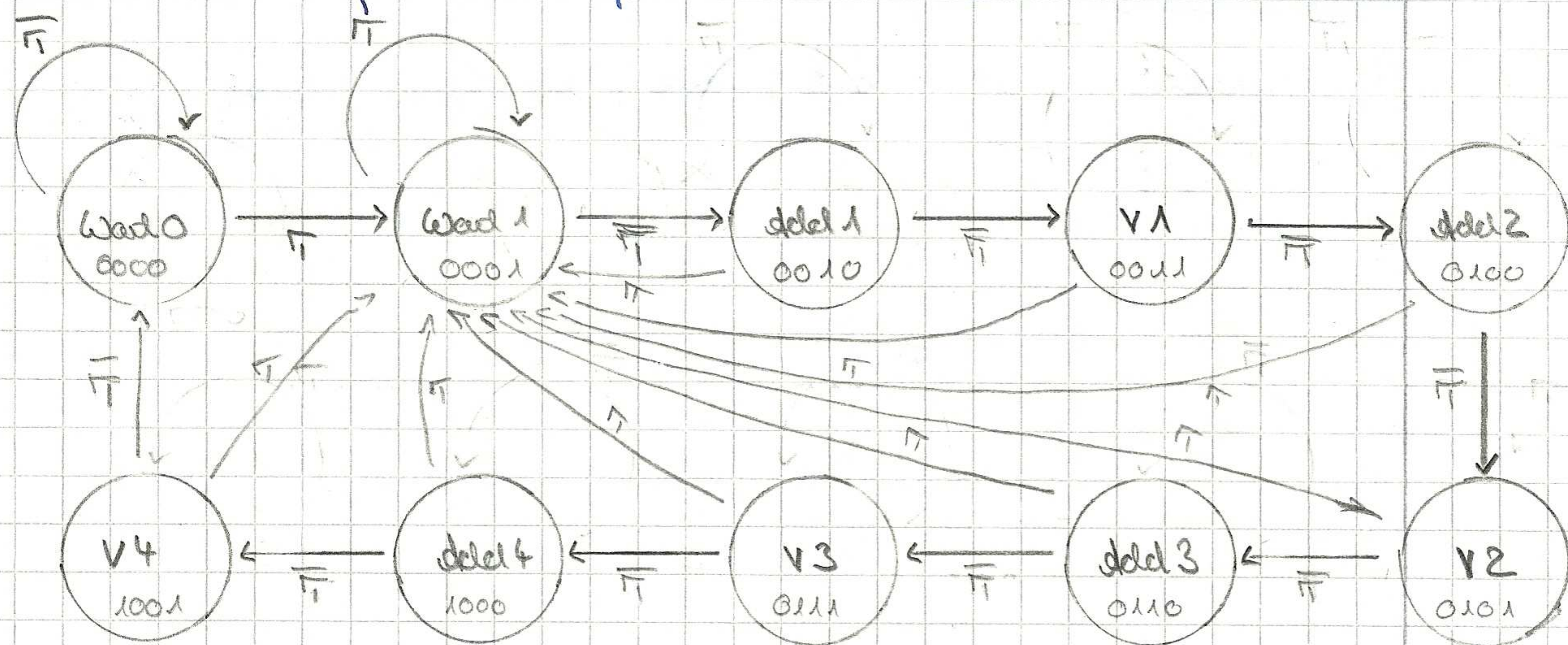


②



③ siehe Tabelle

Gd 16V8

State-Diagramm

State	Wart 0 :	0	1	Filen	Wart 1	else	Wart 0;
State	Wart 1 :	3f	1	Filen	Wart 1	else	del 1
State	del 1 :	3f	1	Filen	Wart 1	else	V1
State	V1 :	3f	1	Filen	Wart 1	else	del 2
State	del 2 :	3f	1	Filen	Wart 1	else	V2
State	V2 :	3f	1	Filen	Wart 1	else	del 3
State	del 3 :	3f	1	Filen	Wart 1	else	V3
State	V3 :	3f	1	Filen	Wart 1	else	del 4
State	del 4 :	3f	1	Filen	Wart 1	else	V4
State	V4 :	3f	1	Filen	Wart 1	else	Wart 0;

Sequenzdiagramm

Output 13-16

1 : 2 Input

clk : 1 Input

Wart 0 :	0000
Wart 1 :	0001
del 1 :	0010
V1 :	0011
del 2 :	0100
V2 :	0101
del 3 :	0110
V3 :	0111
del 4 :	1000
V4 :	1001

$$Y = [Y_3, Y_2, Y_1, Y_0]$$

Wertbeitrags Tabelle:

π	Zustand	$\rightarrow$	$\overline{S_{int}}$	N_{ack}	C_E	C_{ACKU}	C_{ra}
0	wait 0		1	1	0	0	0
1	wait 1		0	1	1	1	1
0	del 1		1	1	1	0	0
0	v1		1	0	1	1	1
0	del 2		1	1	1	0	0
0	v2		1	0	1	1	1
0	del 3		1	1	1	0	0
0	v3		1	0	1	1	1
0	del 4		1	1	1	0	0
0	v4		1	0	1	1	1

